I o T G W 3 3 5 仕大様書

Rev0. 1

テラソリューション株式会社

〒101-0052 東京都千代田区神田小川町2-6 大宮第2ビル 3F

TEL: 03-5577-6200 FAX: 03-6867-1643

マニュアル更新履歴

年月	版数	更新概要
2017. 07. 06	0. 1	暫定版

[・]各社名および製品名は各社の登録商標および商標です。

目	次	
1.	基板概要	4
2	ブロック図	5

仕様書

1. 基板概要

本ボードは Texas Instruments 社の AM3352 を使用した基板です。

• CPU: AM3352BZCZA100 • RAM: DDR3 512MB

• eMMC : 4GB

• LAN: KSZ9031RNXIA or 88E1512 $\times 2$ (GIGA PHY)

• SD:MicroSD ×1

• USB : USB2. 0 \times 2 (TYPE A)

・UART:2線式×1

・RS485:半二重(UART2線式に変更可)

•電源: DC5V

·基板寸法:120 × 100 mm

消費電流:TBD

2. ブロック図

